

## Arş.Gör. Latif Akçay

### Kişisel Bilgiler

**E-posta:** akcayl@itu.edu.tr

**Web:** <http://akademi.itu.edu.tr/akcayl/>

**Posta Adresi:** İstanbul Teknik Üniversitesi, Ayazağa Kampüsü, Elektrik-Elektronik Fakültesi, Oda:1115. SARIYER/İSTANBUL

### Uluslararası Araştırmacı ID'leri

ORCID: 0000-0003-2580-2643

Yoksis Araştırmacı ID: 48042

### Eğitim Bilgileri

Doktora, İstanbul Teknik Üniversitesi, Elektrik - Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği, Türkiye  
2016 - Devam Ediyor

Yüksek Lisans, İstanbul Teknik Üniversitesi, Elektrik - Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği,  
Türkiye 2014 - 2016

Lisans, Bülent Ecevit Üniversitesi, Elektrik - Elektronik Fakültesi, Türkiye 2008 - 2013

### Yabancı Diller

İngilizce, B2 Orta Üstü

### Sertifika, Kurs ve Eğitimler

Bilişim, C programlama dili, C ve Sistem Programcıları Derneği, 2016

### Yaptığı Tezler

Yüksek Lisans, Açık Kaynak Kodlu OpenRISC Tabanlı Kırmıküstü Sistemlerin Gerçeklenmesi ve Uygulamaları, İstanbul  
Teknik Üniversitesi, Elektrik Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği, 2016

### Araştırma Alanları

Elektrik-Elektronik Mühendisliği, Elektronik, Elektronik Devreler , Mühendislik ve Teknoloji

### Akademik Unvanlar / Görevler

Araştırma Görevlisi, İstanbul Teknik Üniversitesi, Elektrik-Elektronik, Elektronik Ve Haberleşme Mühendisliği, 2015 -  
2022

Araştırma Görevlisi, Bayburt Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2014 - 2015

## Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **Implementation of a chaotic time-delay RNG based secure communication system on FPGA**  
Akçay L., Cil E., Vardar A., Yaman I., Yeniçeri R., Yalçın M. E.  
10th International Conference on Electrical and Electronics Engineering, ELECO 2017, Bursa, Türkiye, 29 Kasım - 02 Aralık 2017, ss.1277-1280
- II. **A Chaotic Time-delay System Based Digital RNG and Integrated Autonomous Test Suite**  
Yeniçeri R., Vardar A., Cil E., Akçay L., Göncü E., Yalçın M. E.  
European Conference on Circuit Theory and Design 2017 (ECCTD 2017), Catania, İtalya, 4 - 06 Eylül 2017, ss.1-4
- III. **Design and Implementation of an OpenRISC System-on-Chip with an Encryption Peripheral**  
Akçay L., Tükel M., Ors B.  
European Conference on Circuit Theory and Design (ECCTD), Catania, İtalya, 4 - 06 Eylül 2017
- IV. **Implementation of a Chaotic Time-Delay RNG Based Secure Communication System on FPGA**  
Akçay L., Cil E., Vardar A., Yaman I., Yeniçeri R., Yalçın M. E.  
10th International Conference on Electrical and Electronics Engineering (ELECO), Bursa, Türkiye, 30 Kasım - 02 Aralık 2017, ss.1277-1280
- V. **Implementation of an OpenRISC based SoC and Linux Kernel installation on FPGA**  
Akçay L.  
Sinyal İşleme Uygulamaları, Zonguldak, Türkiye, 16 - 19 Mayıs 2016, ss.1-4
- VI. **Implementation of an OpenRISC based SoC and Linux Kernel installation on FPGA OpenRISC Tabanlı Bir Kirmiküstü Sistemin FPGA Üzerinde Gerçeklenmesi ve Linux Kernel Kurulumu**  
Akçay L., TUKEL M., Ors S. B.  
24th Signal Processing and Communication Application Conference, SIU 2016, Zonguldak, Türkiye, 16 - 19 Mayıs 2016, ss.1969-1972

## Metrikler

Yayın: 8

Atıf (WoS): 4

Atıf (Scopus): 4

H-İndeks (WoS): 1

H-İndeks (Scopus): 2

## Akademi Dışı Deneyim

ANKASYS MİKROELEKTRONİK SİSTEMLER AŞ