

Doç.Dr. Mustafa Berke Yelten

Kişisel Bilgiler

İş Telefonu: [+90 212 285 6749](tel:+902122856749)

Fax Telefonu: [+90 212 285 6749](tel:+902122856749)

E-posta: yeltenm@itu.edu.tr

Web: <https://avesis.itu.edu.tr/yeltenm>

Eğitim Bilgileri

Doktora, North Carolina State University, Elektronik Mühendisliği, Amerika Birleşik Devletleri 2008 - 2011

Yüksek Lisans, North Carolina State University, Elektronik Mühendisliği, Amerika Birleşik Devletleri 2006 - 2008

Lisans, Boğaziçi Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, Türkiye 2003 - 2006

Yabancı Diller

İngilizce, C1 İleri

Almanca, C1 İleri

Yaptığı Tezler

Doktora, Variability and reliability in nanoscale circuits: Simulation, design, monitoring, and characterization, North Carolina State University, Elektronik Mühendisliği, 2011

Yüksek Lisans, Theoretical analysis and design methodologies for low noise amplifiers based on tunable matching networks, North Carolina State University, Elektronik Mühendisliği, 2008

Araştırma Alanları

Elektrik-Elektronik Mühendisliği, Elektronik, Elektronik Devreler , Mikrodalga Devreleri, Nanoteknoloji, Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Doç.Dr., İstanbul Teknik Üniversitesi, Elektrik-Elektronik, Elektronik Ve Haberleşme Mühendisliği, 2020 - Devam Ediyor

Dr.Öğr.Üyesi, İstanbul Teknik Üniversitesi, Elektrik-Elektronik, Elektronik Ve Haberleşme Mühendisliği, 2018 - 2020

Yrd.Doç.Dr., İstanbul Teknik Üniversitesi, Elektrik-Elektronik, Elektronik Ve Haberleşme Mühendisliği, 2015 - 2018

Akademik İdari Deneyim

Bölüm Başkan Yardımcısı, İstanbul Teknik Üniversitesi, 2020 - Devam Ediyor

Dekan Yardımcısı, İstanbul Teknik Üniversitesi, 2018 - 2020

Fakülte Akademik Kurul Üyesi, İstanbul Teknik Üniversitesi, 2015 - 2020

Verdiği Dersler

Stokastik Modelleme, Lisans, 2017 - 2018

RF Microelectronics, Lisans, 2017 - 2018

Semiconductor Devices, Lisans, 2017 - 2018

Analog Electronic Circuits, Lisans, 2017 - 2018

Modeling of Semiconductor Devices and Components, Lisans, 2017 - 2018

Microelectronics Technology, Lisans, 2016 - 2017

Yönetilen Tezler

Yelten M. B. , A CRYOGENIC CMOS LOW DROPOUT REGULATOR DESIGN FOR SPACE APPLICATIONS, Yüksek Lisans, H.İBRAHİM(Öğrenci), 2019

Yelten M. B. , Radiation-induced effects on N-type metal oxide semiconductor field effect transistor devices: Modeling, simulation and optimization, Yüksek Lisans, S.İLİK(Öğrenci), 2019

Yelten M. B. , Statistical cryogenic modeling methodology of MOSFET DC characteristics in BSIM3, Yüksek Lisans, A.KABAOĞLU(Öğrenci), 2019

Yelten M. B. , A high linearity s-band cryogenic low noise amplifier using 180 nm CMOS technology for space applications, Yüksek Lisans, A.ÇAĞLAR(Öğrenci), 2019

Yelten M. B. , KÜP UYDULAR İÇİN, VHF/UHF BANDI AKTARICI TASARIMI VE GERÇEKLEMESİ, Yüksek Lisans, H.Onur(Öğrenci), 2018

Yelten M. B. , A 0.18 μm CMOS X-BAND LOW NOISE AMPLIFIER FOR SPACE APPLICATIONS, Yüksek Lisans, N.Şahin(Öğrenci), 2017

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **A meandered dual loop antenna for wireless capsule endoscopy**
Gures E., Yelten M. B. , Özdemir Ö., Ferhanoğlu O.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.137, 2021 (SCI İndekslerine Giren Dergi)
- II. **A wide-temperature range (77-400 K) CMOS low-dropout voltage regulator system**
Kayihan H. I. , Inam B. B. , Dogan B., Yelten M. B.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.106, sa.3, ss.501-510, 2021 (SCI İndekslerine Giren Dergi)
- III. **A switchable DC offset cancellation circuit for time-based degradation correction**
Erol D., Güngördü A. D. , Dunder G., Yelten M. B.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.106, sa.3, ss.485-491, 2021 (SCI İndekslerine Giren Dergi)
- IV. **Design and validation of an artificial neural network based on analog circuits**
Gencer F. B. , Xhafa X., Inam B. B. , Yelten M. B.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.106, sa.3, ss.475-483, 2021 (SCI İndekslerine Giren Dergi)
- V. **Monitoring modal shape of miniaturized dynamic structures via laser triangulation and stroboscopy**
Erdem Y. E. , Yelten M. B. , Ferhanoğlu O.
MICROSYSTEM TECHNOLOGIES-MICRO-AND NANOSYSTEMS-INFORMATION STORAGE AND PROCESSING SYSTEMS, 2021 (SCI İndekslerine Giren Dergi)
- VI. **An Automated Setup for the Characterization of Time-Based Degradation Effects Including the Process Variability in 40-nm CMOS Transistors**
Xhafa X., Güngördü A. D. , Erol D., Yavuz Y., Yelten M. B.

- IEEE TRANSACTIONS ON INSTRUMENTATION AND MEASUREMENT, cilt.70, 2021 (SCI İndekslerine Giren Dergi)
- VII. **Design of a tunable LNA and its variability analysis through surrogate modeling**
Xhafa X., Yelten M. B.
INTERNATIONAL JOURNAL OF NUMERICAL MODELLING-ELECTRONIC NETWORKS DEVICES AND FIELDS, cilt.33, sa.6, 2020 (SCI İndekslerine Giren Dergi)
- VIII. **Experimental and modeling studies of automotive-qualified OLEDs under electrical stress**
Guney A., Yelten M. B., Ferhanoğlu O., KAHRAMAN N.
MICROELECTRONICS RELIABILITY, cilt.111, 2020 (SCI İndekslerine Giren Dergi)
- IX. **A 180-nm X-Band Cryogenic CMOS LNA**
Caglar A., Yelten M. B.
IEEE MICROWAVE AND WIRELESS COMPONENTS LETTERS, cilt.30, sa.4, ss.395-398, 2020 (SCI İndekslerine Giren Dergi)
- X. **Reliability Testing of 3D-Printed Polyamide Actuators**
Kasap G., Gokdel Y. D., Yelten M. B., Ferhanoğlu O.
IEEE TRANSACTIONS ON DEVICE AND MATERIALS RELIABILITY, cilt.20, sa.1, ss.152-156, 2020 (SCI İndekslerine Giren Dergi)
- XI. **Design of Cryogenic LNAs for High Linearity in Space Applications**
Caglar A., Yelten M. B.
IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS, cilt.66, sa.12, ss.4619-4627, 2019 (SCI İndekslerine Giren Dergi)
- XII. **Variability-aware cryogenic models of mosfets: validation and circuit design**
Kabaoglu A., Sahin-Solmaz N., İlik S., Uzun Y., Yelten M. B.
SEMICONDUCTOR SCIENCE AND TECHNOLOGY, cilt.34, sa.11, 2019 (SCI İndekslerine Giren Dergi)
- XIII. **Modeling of Total Ionizing Dose Degradation on 180-nm n-MOSFETs Using BSIM3**
İlik S., Kabaoglu A., Solmaz N. S., Yelten M. B.
IEEE TRANSACTIONS ON ELECTRON DEVICES, cilt.66, sa.11, ss.4617-4622, 2019 (SCI İndekslerine Giren Dergi)
- XIV. **On Chip Reconfigurable CMOS Analog Circuit Design and Automation Against Aging Phenomena: Sense and React**
AFACAN E., DÜNDAR G., Baskaya F., PUSANE A. E., Yelten M. B.
ACM TRANSACTIONS ON DESIGN AUTOMATION OF ELECTRONIC SYSTEMS, cilt.24, sa.4, 2019 (SCI İndekslerine Giren Dergi)
- XV. **Radiation tolerance impact of trap density near the drain and source regions of a MOSFET**
İlik S., Gencer F. B., Solmaz N. S., Çağlar A., Yelten M. B.
NUCLEAR INSTRUMENTS & METHODS IN PHYSICS RESEARCH SECTION B-BEAM INTERACTIONS WITH MATERIALS AND ATOMS, cilt.449, ss.1-5, 2019 (SCI İndekslerine Giren Dergi)
- XVI. **Silver nanowire coated knitted wool fabrics for wearable electronic applications**
Gürarlan A., Ozdemir B., Bayat I. H., Yelten M. B., Karabulut Kurt G. Z.
JOURNAL OF ENGINEERED FIBERS AND FABRICS, cilt.14, 2019 (SCI İndekslerine Giren Dergi)
- XVII. **Statistical MOSFET Modeling Methodology for Cryogenic Conditions**
KABAOĞLU A., Solmaz N. S., İlik S., UZUN Y., Yelten M. B.
IEEE TRANSACTIONS ON ELECTRON DEVICES, cilt.66, sa.1, ss.66-72, 2019 (SCI İndekslerine Giren Dergi)
- XVIII. **Time-dependent dielectric breakdown (TDDB) reliability analysis of CMOS analog and radio frequency (RF) circuits**
SANIÇ M. T., Yelten M. B.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.97, sa.1, ss.39-47, 2018 (SCI İndekslerine Giren Dergi)
- XIX. **Surrogate modeling and variability analysis of on-chip spiral inductors**
AKSO E., SOYSAL I. B., Yelten M. B.
INTERNATIONAL JOURNAL OF NUMERICAL MODELLING-ELECTRONIC NETWORKS DEVICES AND FIELDS, cilt.31, sa.5, 2018 (SCI İndekslerine Giren Dergi)
- XX. **Reliability Testing of 3D-printed Electromechanical Scanning Devices**

- Gönültaş B. M. , SAVAŞ J., Khayatzaheh R., Ayyün S., ÇİVİTÇİ F., GÖKDEL Y. D. , YELTEN M. B. , FERHANOĞLU O.
Journal Of Electronic Testing-Theory And Applications, 2018 (SCI Expanded İndekslerine Giren Dergi)
- XXI. **Aging signature properties and an efficient signature determination tool for online monitoring**
Afacan E., Dundar G., Pusane A. E. , Yelten M. B. , Baskaya F.
INTEGRATION-THE VLSI JOURNAL, cilt.58, ss.496-503, 2017 (SCI İndekslerine Giren Dergi)
- XXII. **Comparison of modeling techniques in circuit variability analysis**
Yelten M. B. , Franzon P. D. , Steer M. B.
INTERNATIONAL JOURNAL OF NUMERICAL MODELLING-ELECTRONIC NETWORKS DEVICES AND FIELDS, cilt.25, sa.3, ss.288-302, 2012 (SCI İndekslerine Giren Dergi)
- XXIII. **Analog Negative-Bias-Temperature-Instability Monitoring Circuit**
Yelten M. B. , Franzon P. D. , Steer M. B.
IEEE TRANSACTIONS ON DEVICE AND MATERIALS RELIABILITY, cilt.12, sa.1, ss.177-179, 2012 (SCI İndekslerine Giren Dergi)
- XXIV. **Demystifying Surrogate Modeling for Circuits and Systems**
Yelten M. B. , Zhu T., KOZIEL S., Franzon P. D. , Steer M. B.
IEEE CIRCUITS AND SYSTEMS MAGAZINE, cilt.12, sa.1, ss.45-63, 2012 (SCI İndekslerine Giren Dergi)
- XXV. **Surrogate-Model-Based Analysis of Analog Circuits-Part I: Variability Analysis**
Yelten M. B. , Franzon P. D. , Steer M. B.
IEEE TRANSACTIONS ON DEVICE AND MATERIALS RELIABILITY, cilt.11, sa.3, ss.466-473, 2011 (SCI İndekslerine Giren Dergi)
- XXVI. **Surrogate-Model-Based Analysis of Analog Circuits-Part II: Reliability Analysis**
Yelten M. B. , Franzon P. D. , Steer M. B.
IEEE TRANSACTIONS ON DEVICE AND MATERIALS RELIABILITY, cilt.11, sa.3, ss.458-465, 2011 (SCI İndekslerine Giren Dergi)

Diğer Dergilerde Yayınlanan Makaleler

- I. **Cryogenic DC Characteristics of Low Threshold Voltage (V_{TH}) n-channel MOSFETs**
YELTEN M. B.
Balkan Journal of Electrical and Computer Engineering, cilt.7, ss.362-365, 2019 (Diğer Kurumların Hakemli Dergileri)

Kitap & Kitap Bölümleri

- I. **Modelling Methodologies in Analogue Integrated Circuit Design**
Dündar G. (Editör), Yelten M. B. (Editör)
The Institution of Engineering and Technology (IET), London, 2020
- II. **Variation-Aware Circuit Macromodeling and Design Based on Surrogate Models**
Zhu T., YELTEN M. B. , Steer M., Franzon P.
Simulation and Modeling Methodologies Technologies and Applications, , Editör, Springer, ss.255-269, 2013
- III. **Surrogate-Based Modeling and Optimization**
Zhu T., YELTEN M. B. , Steer M., Franzon P.
Model Based Variation Aware Integrated Circuit Design, , Editör, Springer, ss.171-188, 2013

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **A High Performance TIA Design in 40 nm CMOS**
GÜNGÖRDÜ A. D. , DÜNDAR G., YELTEN M. B.

2020 IEEE International Symposium on Circuits and Systems (ISCAS), Sevilla, İspanya, 12 - 14 Ekim 2020

- II. **Design of an Analog Circuit-Based Artificial Neural Network**
Gencer F. B. , Xhafa X., İnam B. B. , YELTEN M. B.
11th International Conference on Electrical and Electronics Engineering, Bursa, Türkiye, 28 - 30 Kasım 2019
- III. **An Offset Cancellation Set-up for Amplifiers Subject to Aging**
Erol D., GÜNGÖRDÜ A. D. , DÜNDAR G., YELTEN M. B.
11th International Conference on Electrical and Electronics Engineering, 28 - 30 Kasım 2019
- IV. **A Cryogenic CMOS Low Dropout Voltage Regulator Design for Space Applications**
Kayıhan H. İ. , Kabaoğlu A., YELTEN M. B.
11th International Conference on Electrical and Electronics Engineering, Bursa, Türkiye, 28 - 30 Kasım 2019
- V. **Design of a LC-based Voltage-Controlled Oscillator for Space Applications in C - Band**
Uzun Y., Kabaoğlu A., YELTEN M. B.
11th International Conference on Electrical and Electronics Engineering, 28 - 30 Kasım 2019
- VI. **Comparison of ELTs with different shapes and a regular layout transistor in 180 nm CMOS process**
İLİK S., ŞAHİN N., Kabaoğlu A., YELTEN M. B.
2019 16th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design (SMACD), Lausanne, Switzerland, İsviçre, 15 - 18 Temmuz 2019, ss.21-24
- VII. **A Cryogenic LC VCO Utilizing Cryogenic Models of Active Devices**
GÜLEÇ H. O. , YELTEN M. B.
2019 6th International Conference on Electrical and Electronics Engineering (ICEEE), İstanbul, Türkiye, 16 - 17 Nisan 2019, ss.220-224
- VIII. **Hysteretic Buck-Boost Converter for Wearable Applications**
Ozanoğlu K., Cavallini P., YELTEN M. B. , DÜNDAR G.
2019 15th Conference on Ph.D Research in Microelectronics and Electronics (PRIME), Lausanne, Switzerland, İsviçre, 15 - 18 Temmuz 2019, ss.45-48
- IX. **Elyaf Bazlı Elektronik Tekstilde Veri Aktarımı**
Bayat İ. H. , İLİK S., GÜRARSLAN A., YELTEN M. B.
Elektrik-Elektronik ve Biyomedikal Mühendisliği Konferansı (ELECO 2018), Bursa, Türkiye, 30 Kasım - 01 Aralık 2018
- X. **Design of a LC Voltage-Controlled Oscillator for Space Applications in C-Band**
Uzun Y., Kabaoglu A., Yelten M. B.
11th International Conference on Electrical and Electronics Engineering (ELECO), Bursa, Türkiye, 28 - 30 Kasım 2019, ss.388-391
- XI. **Yüksek Verimli Geniş Bant J Sınıfı Güç Kuvvetlendiricisi Tasarımı**
Çağdaş E., Kızılbey O., YAZGI M., PALAMUTÇUOĞULLARI O., YELTEN M. B.
ELECO 2018, Elektrik-Elektronik ve Biyomedikal Mühendisliği Konferansı, Bursa, Türkiye, 30 Kasım - 01 Aralık 2018
- XII. **Impact of transistor scaling on the time-dependent dielectric breakdown (TDDB) reliability of analog circuits**
SANIÇ M. T. , YELTEN M. B.
2017 10th International Conference on Electrical and Electronics Engineering (ELECO), 30 Kasım 2017 - 02 Aralık 2018
- XIII. **Elyaf Bazlı Elektronik Tekstillerde Veri Aktarımı**
BAYAT H. İ. , İLİK S., GÜRARSLAN A., YELTEN M. B.
Elektrik Elektronik ve Biomühendislik Konferansı, Bursa, Türkiye, 30 Kasım - 01 Aralık 2018
- XIV. **A High Speed 180 NM CMOS Cryogenic SAR ADC**
SUNA A., ÇEVİK İ., YELTEN M. B.
2018 18th Mediterranean Microwave Symposium (MMS), İstanbul, Türkiye, 31 Ekim - 02 Kasım 2018
- XV. **Cryogenic Measurement of Low Threshold Voltage MOSFETs**
YELTEN M. B.
International Congress on Semiconductor Material and Devices, Ardahan, Türkiye, 28 - 30 Ağustos 2018

- XVI. Design of Logic Gates by Using a Four-Gate Thin Film Transistor (FG TFT)**
Iik S., GENCER F. B. , Yelten M. B.
15th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design, SMACD 2018, Prague, Çek Cumhuriyeti, 2 - 05 Temmuz 2018, ss.77-80
- XVII. A Novel Multiple Membership Function Generator for Fuzzy Logic Systems**
KHAYATZADEH R., Yelten M. B.
15th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design, SMACD 2018, Prague, Çek Cumhuriyeti, 2 - 05 Temmuz 2018, ss.101-104
- XVIII. A rare event based yield estimation methodology for analog circuits**
ODABAŞI I. Ç. , Yelten M. B. , AFACAN E., Baskaya F., Pusane A. E. , Dündar G.
21st IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems, DDECS 2018, Budapest, Macaristan, 25 - 27 Nisan 2018, ss.33-38
- XIX. A test-bed based guideline for multi-source energy harvesting**
DAVUT E., KAZANCI O., ÇAĞLAR A., ALTINEL D., YELTEN M. B. , KARABULUT KURT G. Z.
2017 10th International Conference on Electrical and Electronics Engineering (ELECO), Bursa, Türkiye, 30 Kasım - 02 Aralık 2017, ss.1-4
- XX. A 0.18 mu m CMOS X-BAND Low Noise Amplifier for Space Applications**
Sahin N., Yelten M. B.
1st New Generation of CAS Conference (NGCAS), Genoa, İtalya, 6 - 09 Eylül 2017, ss.205-208
- XXI. A high linearity LNA using 180 nm CMOS technology for S-Band**
Çağlar A., Berke Yelten M. B.
2017 European Conference on Circuit Theory and Design, ECCTD 2017, Catania, İtalya, 4 - 06 Eylül 2017
- XXII. Reliability of 3D-printed dynamic scanners**
GÖNÜLTAŞ B. M. , AYGÜN S., KHAYATZADEH R., Çivitci F., Gökdel Y. D. , Yelten M. B. , Ferhanoğlu O.
22nd IEEE International Mixed-Signals Test Workshop, IMSTW 2017, Thessaloniki, Yunanistan, 3 - 05 Temmuz 2017
- XXIII. A cryogenic modeling methodology of MOSFET I-V characteristics in BSIM3**
KABAOĞLU A., Berke Yelten M. B.
14th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design, SMACD 2017, Giardini Naxos, Taormina, İtalya, 12 - 15 Haziran 2017
- XXIV. Review: Analog design methodologies for reliability in nanoscale CMOS circuits**
Afacan E., Berke Yelten M. B. , Dundar G.
14th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design, SMACD 2017, Giardini Naxos, Taormina, İtalya, 12 - 15 Haziran 2017
- XXV. A Heuristic Sensitivity Analysis Technique for High-Dimensional Systems**
Yelten M. B.
23rd IEEE International Conference on Electronics, Circuits and Systems (ICECS), Monako, 11 - 14 Aralık 2016, ss.181-184
- XXVI. A variability analysis algorithm for spiral inductors using enhanced single- π model**
SOYSAL I. B. , AKSO E., YELTEN M. B.
2016 National Conference on Electrical, Electronics and Biomedical Engineering (ELECO), Bursa, Türkiye, 1 - 03 Aralık 2016
- XXVII. A Variability Analysis Algorithm for Spiral Inductors Using Enhanced Single- π Model**
Soysa I. B. , Akso E., Yelten M. B.
National Conference on Electrical, Electronics and Biomedical Engineering (ELECO), Bursa, Türkiye, 1 - 03 Aralık 2016, ss.442-446
- XXVIII. Efficient signature selection tool for sense & react systems**
Afacan E., Dündar G., Pusane A. E. , Başkaya F., Yelten M. B.
13th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design, SMACD 2016, Lisbon, Portekiz, 27 - 30 Haziran 2016
- XXIX. Scalable and Efficient Analog Parametric Fault Identification**

Yelten M. B. , NATARAJAN S., XUE B., GOTETİ P.

32nd IEEE/ACM International Conference on Computer-Aided Design (ICCAD), San-Jose, Kostarika, 18 - 21 Kasım 2013, ss.387-392

XXX. Process Mismatch Analysis based on Reduced-Order Models

Yelten M. B. , Franzon P. D. , Steer M. B.

13th International Symposium on Quality Electronic Design (ISQED), Santa-Clara, Küba, 19 - 21 Mart 2012, ss.648-655

XXXI. Theoretical Analysis and Characterization of the Tunable Matching Networks in Low Noise Amplifiers

Yelten M. B. , Gard K. G.

European Conference on Circuit Theory Design, Antalya, Türkiye, 23 - 27 Ağustos 2009, ss.890-893

XXXII. A novel design procedure for tunable low noise amplifiers

Yelten M. B. , Gard K. G.

2009 IEEE 10th Annual Wireless and Microwave Technology Conference, WAMICON 2009, Clearwater, FL, Amerika Birleşik Devletleri, 20 - 21 Nisan 2009

Desteklenen Projeler

Yelten M. B. , YAVUZ Y., ÇAKMAK C., KARADEMİR J., PEKER E., KORKMAZ F. S. , Yükseköğretim Kurumları Destekli Proje, Experimental Determination of Gate-Oxide Breakdown of CMOS Transistors at Cryogenic Temperatures, 2020 - Devam Ediyor

Yelten M. B. , Erol D., Yükseköğretim Kurumları Destekli Proje, A Low-Power Low Noise Amplifier Design in 40 nm CMOS Technology, 2019 - Devam Ediyor

Akgül T., Ferhanoglu O., Yelten M. B. , Yükseköğretim Kurumları Destekli Proje, Yüksek Hızlı Kamera Görüntülerinin Elde Edilmesi ve Analizi, 2018 - Devam Ediyor

Yelten M. B. , TÜBİTAK Projesi, Uzay Araştırmaları İçin Analog Ve Radyo Frekansı Metal-Oksit-Yarıiletken-Alan-Etkili-Transistör (Mosfet) Modellemesi Ve Tümlşik Devre Tasarımı, 2016 - Devam Ediyor

Yelten M. B. , Rivera A., AB Destekli Diğer Projeler, CA17126 - Towards understanding and modelling intense electronic excitation, 2018 - 2022

Yelten M. B. , TÜBİTAK Projesi, Nesnelerin İnterneti, Savunma ve Yenilikçi Hesaplama Yöntemlerindeki Analog Devre Uygulamaları için 40 nm Transistör Teknolojisinin Zamana Bağlı Yıpranma, Kriyojenik Ortam ve Işınım Etkilerine Yönelik Ölçeklendirilebilir Modellemesi, 2018 - 2021

Yelten M. B. , Karabulut Kurt G. Z. , Güngördü A. D. , Yükseköğretim Kurumları Destekli Proje, Kablosuz Enerji Hasatlaması İçin Tümlşik Devre Çözümleri, 2018 - 2021

Ferhanoglu O., Yelten M. B. , TÜBİTAK Projesi, Lazer Taramalı Endoskoplara Yönelik Hibrit Uyarma Mekanizmalı ve Yekpare 3-Boyutlu Tarayıcı Sistemi, 2018 - 2020

Yelten M. B. , Dabak S., TÜBİTAK Projesi, 320x240 Piksel RGB AMOLED Aviyonik Ekran Geliştirilmesi, 2015 - 2020

Yelten M. B. , İlik S., Yükseköğretim Kurumları Destekli Proje, Metal-Oksit-Yarıiletken-Alan-Etkili-Transistörlerinde Işınım Etkilerinin İncelenmesi ve Modellenmesi, 2017 - 2019

Yelten M. B. , TÜBİTAK Projesi, Uzay Araştırmaları İçin Analog Ve Radyo Frekansı Metal Oksit Yarıiletken Alan Etkili Transistör Mosfet Modellemesi Ve Tümlşik Devre Tasarımı, 2016 - 2019

Yelten M. B. , Yükseköğretim Kurumları Destekli Proje, Yonga Üstü Tümlşik İndükleçlerin Modellenmesi, 2016 - 2018

Yelten M. B. , Karalar T. C. , TÜBİTAK Projesi, SiGe BiCMOS proses ile 12bit ve 2Gsps hızında bir Analog Dijital Çevirici Analog Digital Converter tasarlanması, 2015 - 2018

Yelten M. B. , Yükseköğretim Kurumları Destekli Proje, Metal-Oksit-Yarıiletken-Alan-Etkili-Transistörlerinde (MOSFET lerde) Kriyojenik Sıcaklık, Işınım, Zamana Bağlı Yıpranma ve Proses Değişkenliği Etkilerinin Kapsamlı Modellenmesi, 2016 - 2017

Yelten M. B. , Yükseköğretim Kurumları Destekli Proje, Metal-Oksit-Yarıiletken-Alan-Etkili-Transistörlerinde (MOSFET'lerde) Kriyojenik Sıcaklık, Işınım, Zamana Bağlı Yıpranma ve Proses Değişkenliği Etkilerinin Kapsamlı Modellenmesi, 2016 - 2017

Kongre ve Sempozyum Katılımı Faaliyetleri

ELECO 2019, Moderatör, Bursa, Türkiye, 2019
SMACD 2019, Moderatör, Lausanne, İsviçre, 2019
ICEEE 2019, Çalışma Grubu, İstanbul, Türkiye, 2019
ELECO 2018, Çalışma Grubu, Bursa, Türkiye, 2018
MMS 2018, Moderatör, İstanbul, Türkiye, 2018
SMACD 2018, Katılımcı, Praha, Çek Cumhuriyeti, 2018
DDECS 2018, Katılımcı, Budapest, Macaristan, 2018
ELECO 2017, Katılımcı, Bursa, Türkiye, 2017
ICSMD 2018, Katılımcı, Ardahan, Türkiye, 2017
SMACD 2017, Katılımcı, Catania, İtalya, 2017
ELECO 2016, Katılımcı, Bursa, Türkiye, 2016
ICECS 2016, Katılımcı, Monte Carlo, Monako, 2016

Atıflar

Toplam Atıf Sayısı (WOS):220
h-indeksi (WOS):7

Akademi Dışı Deneyim

Ticari Kuruluş (özel), Intel Corporation